

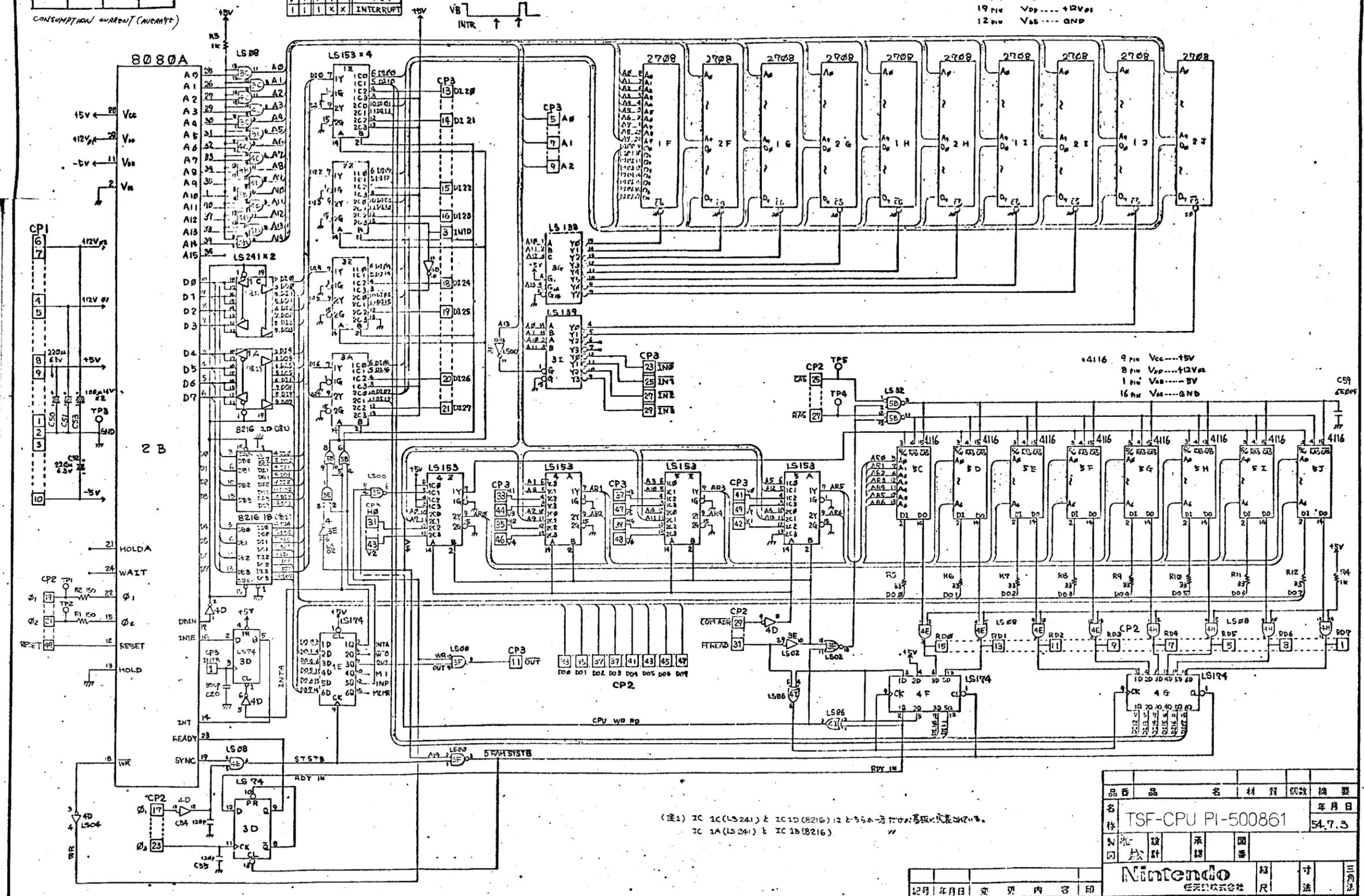
+12V	+5V	-5V
5. EPROM	10. DRAM	
300 mA	100 mA	300 mA 200 mA

CONSUMPTION CURRENT (AVERAGE)

A	B	INT	INP	RAM
1	0	0	0	ROM
1	0	0	1	INPUT
1	1	1	1	INTERRUPT

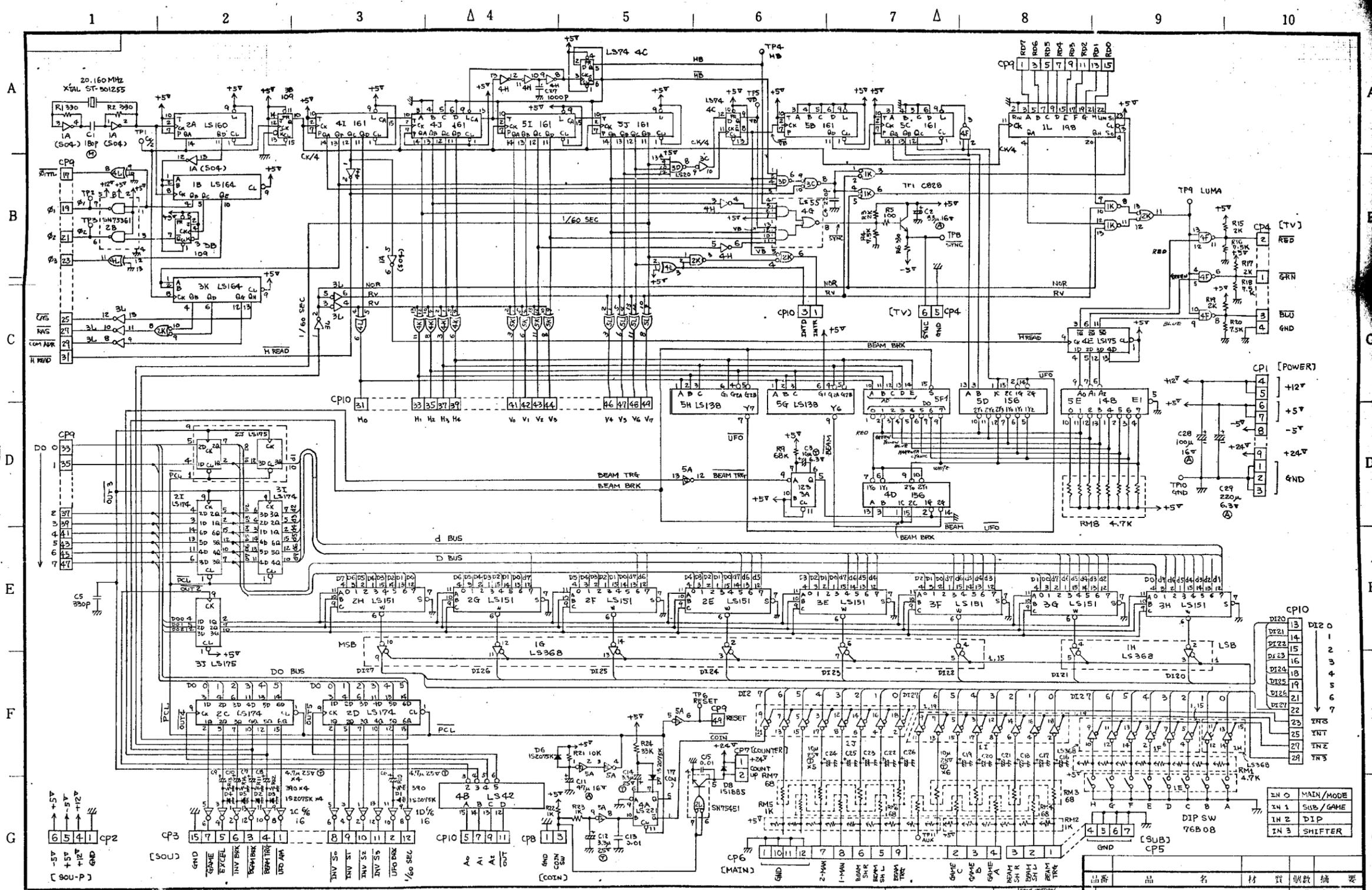
INTERRUPT
RST1 RST2

2708 18 PIN PROGRAM-- GND
24 PIN Vcc --- +5V
21 PIN Vss --- -5V
19 PIN Vpp --- +12Vp1
12 PIN Vss --- GND



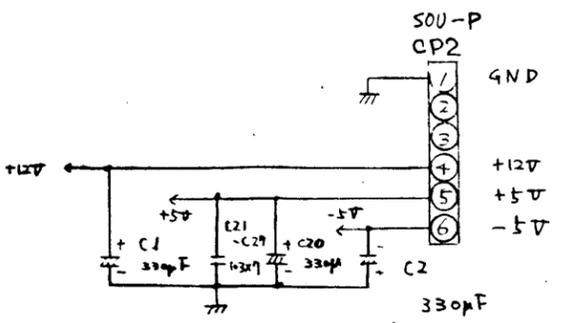
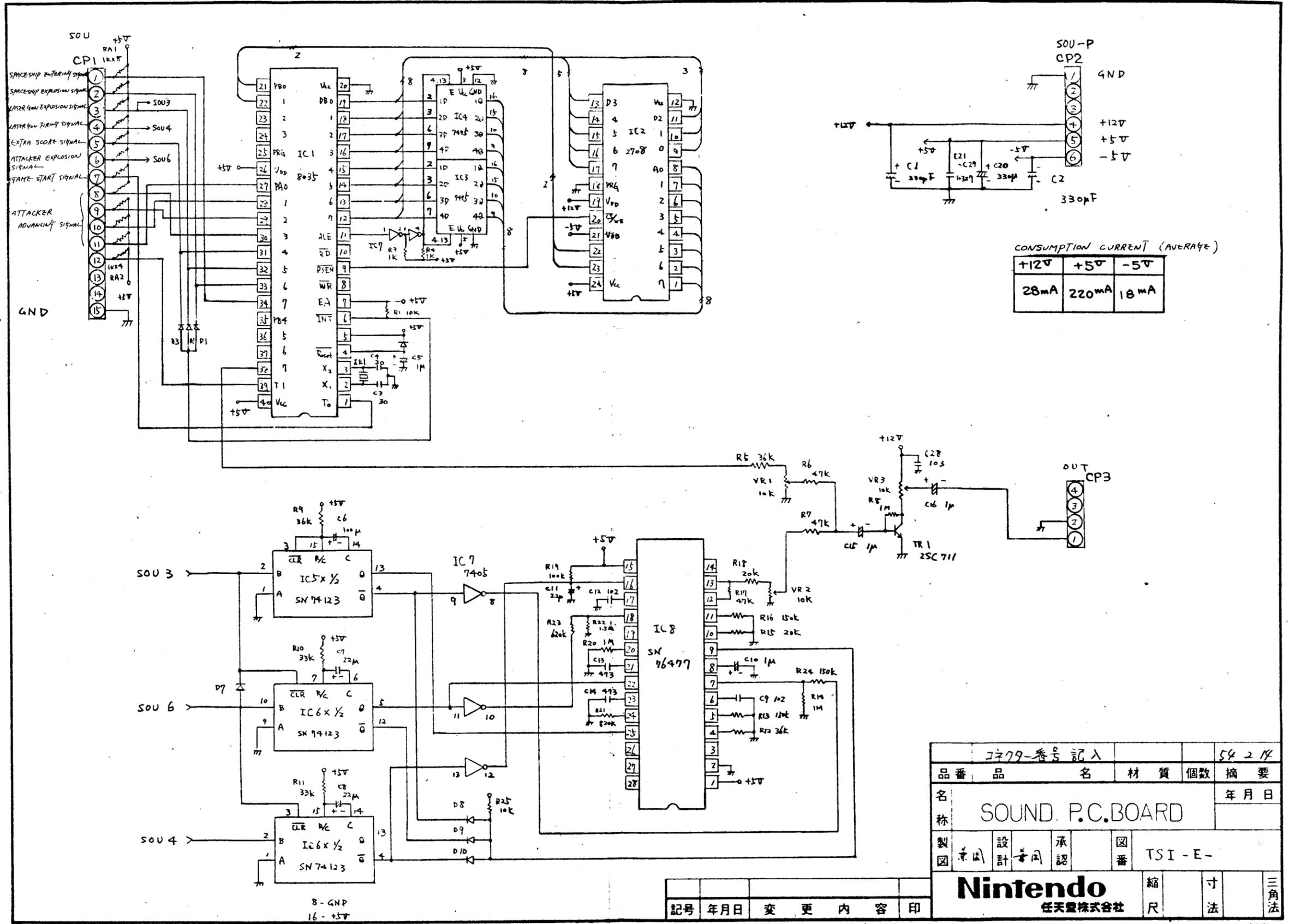
(注1) IC 1C(LS241)と IC 1D(8216)はと356-1-1の基板に実装してあり、
IC 1A(LS241)と IC 1B(8216)

品番	品名	材料	個数	摘要
名	TSF-CPU PI-500861			年月日
称				54.7.3
製	設計	承認	國	
図	技	認	番	
Nintendo				縮寸
任天堂株式会社				法
記号	年月日	変更内容	印	三角法



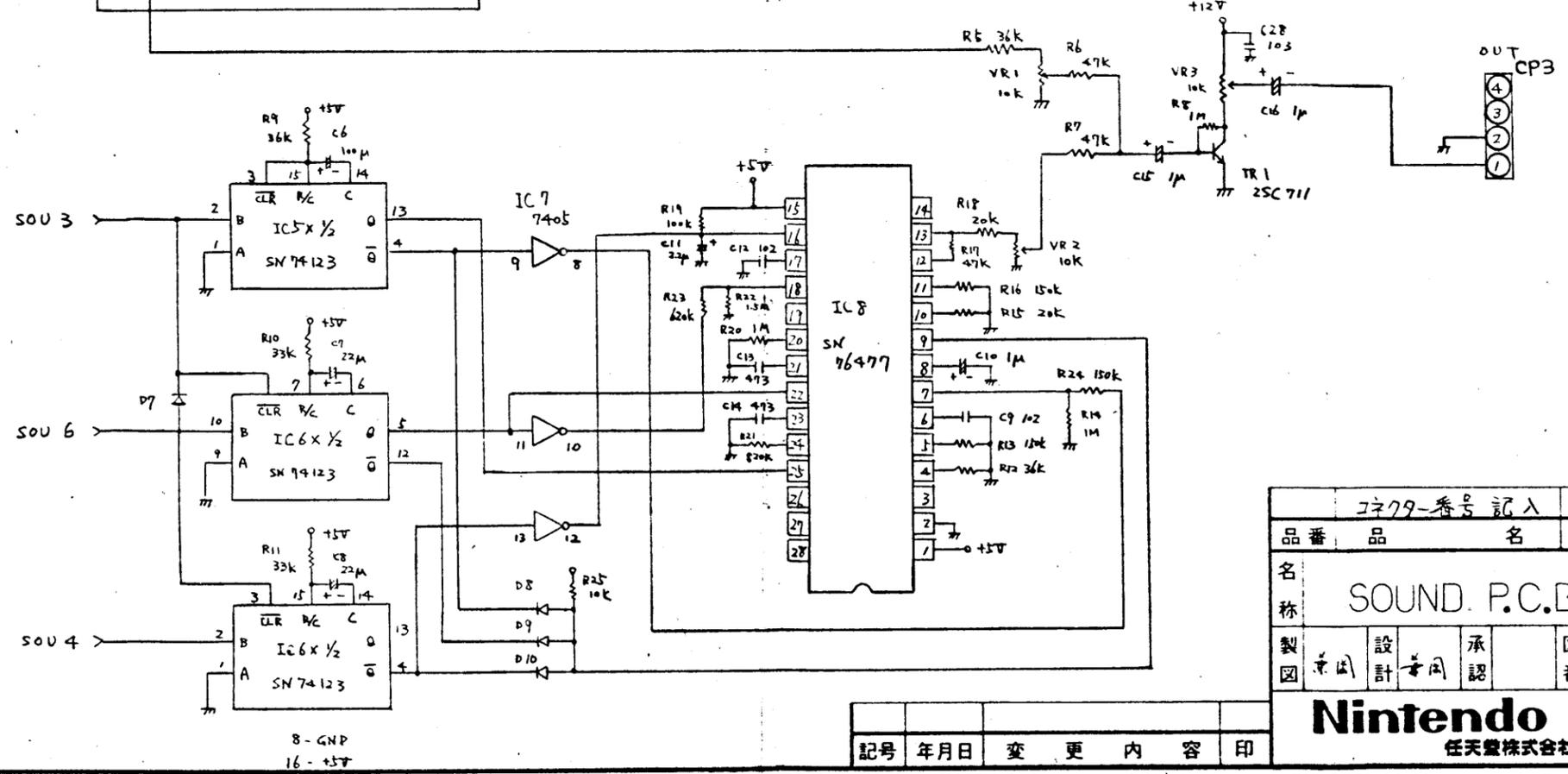
品名	品名	材質	個數	摘要
TSF-1 / O P.C.BOARD				
製作年月日				54.5.23
任天堂株式會社 Nintendo Co., Ltd.				
單位 mm				三角法

5P-1AIC 0C30-53
 32XRL24 01A 50P
 P-ROM 01A 50P
 27508 (4K) 01A 50P
 M82523 (SQUERIES)
 6330-1 (GMI)
 OTHERS - CBOARD COMPONENTS



CONSUMPTION CURRENT (AVERAGE)

+12V	+5V	-5V
28mA	220mA	18mA



5479-番号記入		54214	
品番	品名	材質	個数
SOUND P.C. BOARD		年月日	
製	設	承	圖
國	計	認	番
T S I - E -		縮	寸
Nintendo		尺	法
任天堂株式会社		三角	法

記号	年月日	変更内容	印
----	-----	------	---